



PATENT ABSTRACTS OF JAPAN

(11) Publication number: **2000174729 A**(43) Date of publication of application: **23.06.00**

(51) Int. Cl. **H04J 13/04**
H04B 7/02
H04B 7/08
H04B 7/26

(21) Application number: **10350962**(71) Applicant: **NEC CORP**(22) Date of filing: **10.12.98**(72) Inventor: **ODA TOSHIYUKI**(54) **CDMA RECEPTION EQUIPMENT**

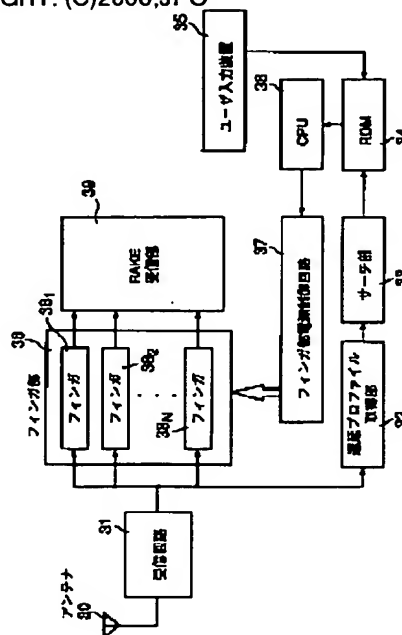
(57) Abstract:

PROBLEM TO BE SOLVED: To guarantee reception quality as high as possible even in a weak electric field and to attain the reduction of power consumption by stopping the operation of a finger corresponding to the signal of weaker level based on the result of comparing the difference of levels between i-th and (i+1)th signals with a prescribed threshold.

SOLUTION: A delay profile acquiring part 32 finds the intensity of respective signals on a multipath while using the output of a reception circuit 31 and outputs the result as a delay profile. A search part 33 extracts the data of buses having the intensity of signals for prescribed ranks from the high order out of the data of the delay profile. Based on the data stored in a ROM 34 and extracted by the search part 33 and the threshold inputted from a user input device 35, a CPU 36 determines the finger to turn on the power source. A finger part 38 inversely spreads and demodulates the output of the reception circuit 31 with prescribed delay time. A finger part power source control circuit 37 controls the power source of the finger part 38 based on

the report from the CPU 36.

COPYRIGHT: (C)2000,JPO



【特許請求の範囲】

【請求項1】 複数のフィンガを設け、該複数のフィンガの出力をRAKE合成することによってRAKE受信を行うCDMA受信装置において、受信信号を逆拡散することにより遅延時間を有する複数のタイミングのマルチパスを検出するマルチパス検出手段と、該マルチパス検出手段によって検出したマルチパスのそれぞれにおける受信電力レベルを求め遅延プロファイルを作成する遅延プロファイル作成手段とを有し、前記遅延プロファイルのデータのうち、 i 番目にレベルの大きな信号のレベルと $(i+1)$ 番目にレベルの大きな信号のレベルとの差分 d_i を求め、該差分 d_i と所定の閾値 d_{TH} との比較結果に基づいて、弱いレベルの信号に対応するフィンガの動作を停止することを特徴とするCDMA受信装置。

【請求項2】 前記遅延プロファイルのデータのうち、 i 番目にレベルの大きな信号のレベルと $(i+1)$ 番目にレベルの大きな信号のレベルとの差分 d_i を求め、該差分 d_i が所定の閾値 d_{TH} 以上であるまたは大きいとき、 $(i+1)$ 番目にレベルの大きな信号のレベル以下のまたは小さいレベルの信号に対応するフィンガの動作を停止することを特徴とする請求項1に記載のCDMA受信装置。

【請求項3】 前記遅延プロファイルのデータのうち、 i 番目にレベルの大きな信号のレベルと $(i+1)$ 番目にレベルの大きな信号のレベルとの差分 d_i が所定値以下であり、且つ $(i+1)$ 番目にレベルの大きな信号のレベルと $(i+2)$ 番目にレベルの大きな信号のレベルとの差分 d_{i+1} が前記所定値よりも大きい場合に、前記 $(i+2)$ 番目にレベルの大きな信号のレベル以下のレベルを有する信号に対応するフィンガの動作を停止することを特徴とする請求項1に記載のCDMA受信装置。

【請求項4】 複数のフィンガを設け、該複数のフィンガの出力をRAKE合成することによってRAKE受信を行うCDMA受信装置において、受信信号を逆拡散することにより遅延時間を有する複数のタイミングのマルチパスを検出するマルチパス検出手段と、該マルチパス検出手段によって検出したマルチパスのそれぞれにおける受信電力レベルを求め遅延プロファイルを作成する遅延プロファイル作成手段とを有し、前記遅延プロファイルのデータのうち、 i 番目にレベルの大きな信号のレベル L_i と所定の閾値 L_{TH} との比較結果に基づいて、弱いレベルの信号に対応するフィンガの動作を停止することを特徴とするCDMA受信装置。

【請求項5】 前記遅延プロファイルのデータのうち、 i 番目にレベルの大きな信号のレベル L_i が所定の閾値 L_{TH} よりも小さいまたはそれ以下のとき、 i 番目にレ

ベルの大きな信号のレベル以下のまたはそれより小さいレベルの信号に対応するフィンガの動作を停止することを特徴とする請求項4に記載のCDMA受信装置。

【請求項6】 複数のフィンガを設け、該複数のフィンガの出力をRAKE合成することによってRAKE受信を行うCDMA受信装置において、受信信号を逆拡散することにより遅延時間を有する複数のタイミングのマルチパスを検出するマルチパス検出手段と、

該マルチパス検出手段によって検出したマルチパスのそれぞれにおける受信電力レベルを求め遅延プロファイルを作成する遅延プロファイル作成手段とを有し、前記遅延プロファイルのデータのうち最もレベルの大きな信号が所定の閾値 L_{MAX} 以下またはそれよりも小さいときはすべてのフィンガを動作させることを特徴とするCDMA受信装置。

【請求項7】 前記閾値をユーザが設定することができるユーザ入力装置を備えたことを特徴とする請求項1から6のうちのいずれか1項に記載のCDMA受信装置。

【請求項8】 前記複数のフィンガのうち電源を供給するフィンガの数の状況を表示する表示手段を設けたことを特徴とする請求項1から7のうちのいずれか1項に記載のCDMA受信装置。

【請求項9】 複数のフィンガを設け、該複数のフィンガの出力をRAKE合成することによってRAKE受信を行うCDMA受信装置の電源制御方法において、受信信号を逆拡散することにより遅延時間を有する複数のタイミングのマルチパスを検出し、該マルチパスのそれぞれにおける受信電力レベルを求め遅延プロファイルを作成し、該遅延プロファイルのデータのうち、 i 番目にレベルの大きな信号のレベルと $(i+1)$ 番目にレベルの大きな信号のレベルとの差分 d_i を求め、該差分 d_i と所定の閾値 d_{TH} との比較結果に基づいて、弱いレベルの信号に対応するフィンガの動作を停止することを特徴とするCDMA受信装置の電源制御方法。

【請求項10】 前記遅延プロファイルのデータのうち、 i 番目にレベルの大きな信号のレベルと $(i+1)$ 番目にレベルの大きな信号のレベルとの差分 d_i を求め、該差分 d_i が所定の閾値 d_{TH} 以上であるまたは大きいとき、 $(i+1)$ 番目にレベルの大きな信号のレベル以下のまたは小さいレベルの信号に対応するフィンガの動作を停止することを特徴とする請求項9に記載のCDMA受信装置の電源制御方法。

【請求項11】 前記遅延プロファイルのデータのうち、 i 番目にレベルの大きな信号のレベルと $(i+1)$ 番目にレベルの大きな信号のレベルとの差分 d_i が所定値以下であり、且つ $(i+1)$ 番目にレベルの大きな信号のレベルと $(i+2)$ 番目にレベルの大きな信号のレベルとの差分 d_{i+1} が前記所定値よりも大きい場合

に、前記（ $i+2$ ）番目にレベルの大きな信号のレベル以下のレベルを有する信号に対応するフィンガの動作を停止することを特徴とする請求項 9 に記載の CDMA 受信装置の電源制御方法。

【請求項 12】 複数のフィンガを設け、該複数のフィンガの出力を RAKE 合成することによって RAKE 受信を行う CDMA 受信装置の電源制御方法において、受信信号を逆拡散することにより遅延時間を有する複数のタイミングのマルチパスを検出し、該マルチパスのそれぞれにおける受信電力レベルを求め遅延プロファイルを作成し、該遅延プロファイルのデータのうち、 i 番目にレベルの大きな信号のレベル L_i と所定の閾値 L_{TH} との比較結果に基づいて、弱いレベルの信号に対応するフィンガの動作を停止することを特徴とする CDMA 受信装置の電源制御方法。

【請求項 13】 前記遅延プロファイルのデータのうち、 i 番目にレベルの大きな信号のレベル L_i が所定の閾値 L_{TH} よりも小さいまたはそれ以下のとき、 i 番目にレベルの大きな信号のレベル以下のまたはそれより小さいレベルの信号に対応するフィンガの動作を停止することを特徴とする請求項 12 に記載の CDMA 受信装置の電源制御方法。

【請求項 14】 複数のフィンガを設け、該複数のフィンガの出力を RAKE 合成することによって RAKE 受信を行う CDMA 受信装置の電源制御方法において、受信信号を逆拡散することにより遅延時間を有する複数のタイミングのマルチパスを検出し、該マルチパスのそれぞれにおける受信電力レベルを求め遅延プロファイルを作成し、該遅延プロファイルのデータのうち最もレベルの大きな信号が所定の閾値 L_{MAX} 以下またはそれよりも小さいときはすべてのフィンガを動作させることを特徴とする CDMA 受信装置の電源制御方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】 本発明は CDMA 受信装置に関し、特に RAKE 受信を行う CDMA 受信装置に関する。

【0002】

【従来の技術】 従来から CDMA（符号分割多元接続）を用いた移動体通信システムが知られている。

【0003】 この CDMA 移動体通信システムでは、移動局から基地局にデータを送信する際に、その移動局に割り当てられた拡散符号によって送信データを拡散して送信し、これを受信した基地局では、移動局ごとに割り当てられた拡散符号で逆拡散を行うことによって各移動局からの送信データを復調する。

【0004】 同様に、基地局から移動局に向けて送信されるデータも、移動局ごとに割り当てられた拡散符号に

よって拡散されて送信される。

【0005】 ところで、特に都市部等では、基地局から移動局までの間には建物等の様々な障害物があり、基地局からの電波はこの様々な障害物に反射されて移動局に到達することが多い。このような状況においては、基地局から移動局まで、直線的に到達する直接波のほかに、様々な障害物に反射されて到達する反射波が多数存在し、電波の到達経路が複数存在するいわゆるマルチパスの状態が発生する。

【0006】 このマルチパスの電波のそれぞれは、到達経路に応じた遅延時間をもって移動局に到達する。したがって、移動局では、この遅延時間を考慮したうえでマルチパスの電波を合成することによって、パスダイバーシチ効果により受信品質の向上を図ることができる。このような受信方法を RAKE 受信方法と呼ぶ。

【0007】 この RAKE 受信方法を用いた受信装置では、RAKE 合成したいパスの数だけ逆拡散等を行うフィンガを設ける必要があるため、あまり多くのパスによる RAKE 合成をしようとすると、多くのフィンガが必要となって装置が大型化するとともに消費電力が増加してしまう。また、移動局は絶えず移動していることを考慮すると、マルチパスの発生具合も絶えず変化していることになり、状況によってはあまり多くのフィンガを設けても RAKE 合成による受信品質向上の効果、すなわちパスダイバーシチ効果がそれほど得られない場合すらある。

【0008】 このことから、RAKE 合成による受信品質向上の効果、すなわちパスダイバーシチ効果が生じ、装置が大型化しない程度に、装置に設けるフィンガの数を決定する必要がある。

【0009】 このような状況において、CDMA 受信装置に設けられ、制限された数のフィンガでは、確実にマルチパスによる電波を捕らえることができるように、各フィンガにおける遅延時間を制御する必要がある。

【0010】 このような課題を解決した従来の受信装置として特開平 9-181704 号公報に開示された受信装置がある。

【0011】 図 17 は、特開平 9-181704 号公報に開示された受信装置のブロック図である。以下、図 17 を参照して従来の受信装置について説明する。

【0012】 100 は受信入力拡散信号が入力される端子である。200 はトラッキング・フィンガで、トラッキングと逆拡散を行う。300 はサーチ・フィンガで、各位相における受信信号のレベルを検出する。

【0013】 402 は RAKE 合成パス選択部で、サーチ・フィンガ 300 やトラッキング・フィンガからの信号により、拡散符号の位相を選択している。

【0014】 403 はパイロット内挿補間絶対同期検波器で、トラッキング・フィンガ 200 で逆拡散された信号を同期検波する。

【0015】404はロングコード拡散符号レプリカ発生器で、トラッキング・フィンガ200やサーチ・フィンガ300に対して、使用する特定チャネルに対する拡散符号レプリカを供給している。トラッキング・フィンガ200やサーチ・フィンガ300は、この拡散符号レプリカを、拡散符号レプリカ遅延部206および305によって所定量遅延して使用している。

【0016】405はRAKE合成回路であり、各パスの信号を合成する。410は出力端子である。

【0017】201、202、203および301は乗算器であり、拡散符号レプリカと受信信号とを乗算して逆拡散を行う。204、205、207および302は積分・ダンプ回路であり、一定時間積分している。208、209および303は振幅2乗回路であり、振幅2乗検波して信号レベルを検出している。304は振幅2乗回路303の出力を記憶しておく受信レベルメモリである。

【0018】210は加算器であり、振幅2乗回路208の出力と振幅2乗回路209の出力とを逆極性で加算して、拡散符号レプリカのチップ・タイミング誤差信号を生成する。

【0019】211はループフィルタであり、加算器210からのチップ・タイミング誤差信号を平均化して出力する。このループフィルタ211の出力は、拡散符号レプリカタイミング制御信号生成部212に輸入され、拡散符号レプリカタイミング制御信号生成部212の出力に基づいてRAKE合成パス選択部402が逆拡散に用いる拡散符号レプリカの位相を制御する。

【0020】次に、図17に示した従来技術の動作について説明する。

【0021】まず、サーチ・フィンガ300の全チップ位相の受信レベル検出情報に基づいて、RAKE合成パス選択部402で指定された遅延のパスに対応する拡散レプリカ符号を用いて、トラッキング・フィンガ200は逆拡散を行う。この逆拡散後の信号に対して復調する。

【0022】復調方式としては、遅延検波、同期検波等がある。絶対同期検波では受信の絶対位相を推定する必要がある。この従来例では、パイロット内挿補間絶対同期検波器403において、パイロット信号を用いて、パイロット・シンボルの位相をリファレンス位相として、各情報シンボルの位相を推定することによって、絶対同期検波を行っている。

【0023】また、トラッキング・フィンガ200では、乗算器201および202によって、受信拡散変調信号と、各パスの受信信号の拡散符号位相に同期した拡散符号レプリカ位相に対して $\pm\Delta$ 位相のシフトしたレプリカ符号とで相関検出を行い、積分・ダンプ回路204および205によって一定時間積分し、振幅2乗回路208および209によって振幅2乗検波して、データ変

調成分、瞬時位相変動成分を除去する。

【0024】その後、加算器210によって、 $+\Delta$ 位相シフトした拡散符号レプリカと、 $-\Delta$ 位相シフトした拡散符号レプリカとで、振幅2乗出力を互いに逆極性で加算して、拡散符号レプリカのチップ・タイミング誤差信号を生成する。

【0025】このチップ・タイミング誤差信号をループフィルタ211で平均化し、ループフィルタ211の出力信号に応じて拡散符号レプリカの位相を更新する。

【0026】この位相更新情報をRAKE合成パス選択部402に輸入し、RAKE合成パス選択部402では、リアルタイムにRAKE合成パスを管理し、パスの重複を防ぐ。

【0027】また、RAKE合成パス選択部402は、RAKE合成を行っている各パスに対する拡散符号レプリカの位相情報サーチ・フィンガ出力の平均遅延プロファイルに基づいて、一定周期ごとにRAKE合成パスを更新する。

【0028】さらに、RAKE合成パス選択部402は、トラッキング・フィンガ200での復調用、チップ・タイミング誤差信号生成用の拡散符号レプリカ信号を生成する。トラッキング・フィンガ200は、この時間遅延を有する各パスの拡散符号レプリカと入力拡散変調信号との、一定時間の相関検出を行って、積分出力信号を復調器すなわちパイロット内挿補間絶対同期検波器403へ入力する。

【0029】以上説明した特開平9-181704号公報に開示された受信装置によれば、制限された数のフィンガによって、確実にマルチパスによる電波を捕らえることができるように、各フィンガにおける遅延時間を制御することができる。

【0030】ところが、このような従来の受信装置においては、以下のような問題点があった。

【0031】すなわち、従来の受信装置では、マルチパスの発生具合にかかわらず、装置に設けた複数のフィンガのすべてを使用するようになっているため、マルチパスの数が少なく、多くのフィンガによってRAKE合成を行ったとしてもその効果がそれほど得られないような場合には、無駄なフィンガを動作させ無駄な電力を消費していることになる。

【0032】このような問題を解決する従来技術として、特開平7-231278号公報に開示された受信機が挙げられる。

【0033】図18は、特開平7-231278号公報に開示された受信機のブロック図である。以下、図18を参照して従来の受信機について説明する。

【0034】 $50_1 \sim 50_N$ は第1～第N逆拡散手段であり、パス数がNの直接拡散変調信号S30を受信し、この受信されたタイミングが各々異なるN個の直接拡散変調信号S30に同期した第1～第N拡散系列で、各々

の受信直接拡散変調信号S30を逆拡散復調するものである。

【0035】51が合成手段であり、第1～第N逆拡散手段50₁～50_Nの出力データD40₁～D40_Nを合成するものである。52は制御手段であり、N個の直接拡散変調信号S30のうち最高レベルの信号とそれ以外の各信号とのレベル差を個々に求め、この求められた個々のレベル差が所定の閾値T以上ある場合に、最高レベルの信号に対して閾値T以上のレベル差を有する信号の逆拡散復調を行う逆拡散手段（たとえば50_{N-2}、50_{N-1}、50_N）をオフ状態に制御するものである。

【0036】

【発明が解決しようとする課題】ところで、パスダイバーシチは、ある程度レベルの似た信号がマルチパスを経て無線機に入力された場合にRAKE受信機を用いて、その効果が発揮される。また、ある程度レベルの似た信号群より明らかに（大きく）レベルの落ちる信号はダイバーシチの効果も小さい。

【0037】したがって、RAKE受信機においては、ダイバーシチ効果大の信号群だけを、どのようにして取り出すかが重要なポイントになる。

【0038】ところが、上述した特開平7-231278号公報に開示された受信機のように最高レベルからのレベル差をみる方法では、上述のダイバーシチ効果大の信号群だけを取り出すことが大変に困難である。以下にこの理由について説明する。

【0039】図19は、マルチパスの各信号を、左からレベルの大きい順に並べて示した図である。

【0040】図19においては、最もレベルの大きい信号をL₁とし、レベルが小さくなるにつれてL₂、L₃、・・・としている。また、信号L₁とL₂とのレベル差をaとし、信号L₂とL₃とのレベル差をbとし、信号L₃とL₄とのレベル差をcとする。

【0041】ここで、上記の「ある程度レベルの似た信号群」とは、図19においては信号L₁、L₂、L₃およびL₄のことであるが、もし特開平7-231278号公報に開示された受信機における閾値Tと各信号レベルとの関係が、 $a + b < T$ 且つ $a + b + c > T$ であった場合、パスダイバーシチ効果が大きいにもかかわらず信号L₄は捨てられてしまうことになる。このような状態が弱電界の場合に生じたとすると受信品質の劣化は避けられない。

【0042】また、特開平7-231278号公報の段落番号0028には、「また、閾値Tは直接拡散変調信号S30の内、合成によるパスダイバーシチ効果が得られない信号と、最高レベルの信号とのレベル差に対応する値にするのが好ましい。」と記載されているが、現実問題として、最高レベルの信号のレベルは常に変動しており、また、「合成によるパスダイバーシチ効果が得ら

れない信号」を見つけ出すことは困難であることから、段落番号0028に記載されているようにして閾値Tの値を決定することは非常に困難あるいは不可能である。

【0043】本発明は上記の点にかんがみてなされたもので、マルチパスの発生状況に応じてRAKE受信に用いるフィンガの数を変更するCDMA受信装置において、弱電界においても可能な限りの受信品質を保証するとともに、不要なフィンガの動作を停止することにより消費電力を低減することができるCDMA受信装置を提供することを目的とする。

【0044】

【課題を解決するための手段】本発明は上記の目的を達成するために、複数のフィンガを設け、該複数のフィンガの出力をRAKE合成することによってRAKE受信を行うCDMA受信装置において、受信信号を逆拡散することにより遅延時間を有する複数のタイミングのマルチパスを検出するマルチパス検出手段と、該マルチパス検出手段によって検出したマルチパスのそれぞれにおける受信電力レベルを求め遅延プロファイルを作成する遅延プロファイル作成手段とを有し、前記遅延プロファイルのデータのうち、i番目にレベルの大きな信号のレベルと(i+1)番目にレベルの大きな信号のレベルとの差分d_iを求め、該差分d_iと所定の閾値d_{TH}との比較結果に基づいて、弱いレベルの信号に対応するフィンガの動作を停止することを特徴とする。

【0045】また、前記遅延プロファイルのデータのうち、i番目にレベルの大きな信号のレベルと(i+1)番目にレベルの大きな信号のレベルとの差分d_iを求め、該差分d_iが所定の閾値d_{TH}以上であるまたは大きいとき、(i+1)番目にレベルの大きな信号のレベル以下のまたは小さいレベルの信号に対応するフィンガの動作を停止することを特徴とする。

【0046】また、前記遅延プロファイルのデータのうち、i番目にレベルの大きな信号のレベルと(i+1)番目にレベルの大きな信号のレベルとの差分d_iが所定値以下であり、且つ(i+1)番目にレベルの大きな信号のレベルと(i+2)番目にレベルの大きな信号のレベルとの差分d_{i+1}が前記所定値よりも大きい場合に、前記(i+2)番目にレベルの大きな信号のレベル以下のレベルを有する信号に対応するフィンガの動作を停止することを特徴とする。

【0047】また、複数のフィンガを設け、該複数のフィンガの出力をRAKE合成することによってRAKE受信を行うCDMA受信装置において、受信信号を逆拡散することにより遅延時間を有する複数のタイミングのマルチパスを検出するマルチパス検出手段と、該マルチパス検出手段によって検出したマルチパスのそれぞれにおける受信電力レベルを求め遅延プロファイルを作成する遅延プロファイル作成手段とを有し、前記遅延プロファイルのデータのうち、i番目にレベルの大きな信号の

レベル L_i と所定の閾値 L_{TH} との比較結果に基づいて、弱いレベルの信号に対応するフィンガの動作を停止することを特徴とする。

【0048】また、前記遅延プロファイルのデータのうち、 i 番目にレベルの大きな信号のレベル L_i が所定の閾値 L_{TH} よりも小さいまたはそれ以下のとき、 i 番目にレベルの大きな信号のレベル以下のまたはそれより小さいレベルの信号に対応するフィンガの動作を停止することを特徴とする。

【0049】また、複数のフィンガを設け、該複数のフィンガの出力をRAKE合成することによってRAKE受信を行うCDMA受信装置において、受信信号を逆拡散することにより遅延時間を有する複数のタイミングのマルチパスを検出するマルチパス検出手段と、該マルチパス検出手段によって検出したマルチパスのそれぞれにおける受信電力レベルを求め遅延プロファイルを作成する遅延プロファイル作成手段とを有し、前記遅延プロファイルのデータのうち最もレベルの大きな信号が所定の閾値 L_{MAX} 以下またはそれよりも小さいときはすべてのフィンガを動作させることを特徴とする。これは弱電界においては省小電力化よりも受信特性を向上させることを優先するためである。

【0050】また、前記閾値をユーザが設定することができるユーザ入力装置を備えたことを特徴とする。

【0051】また、前記複数のフィンガのうち電源を供給するフィンガの数の状況を表示する表示手段を設けたことを特徴とする。

【0052】

【発明の実施の形態】以下、本発明の実施の形態を図面を参照して説明する。

【0053】以下の実施の形態ではCDMA移動体通信システムにおける移動局に本発明を適用する場合について説明する。

【0054】図1は、本発明によるCDMA送信装置が適用されるCDMA移動体通信システムの概要を示すブロック図である。

【0055】移動体通信システムの網側を構成する基地局—基地局制御装置—交換局は、移動体通信システムが提供するサービスの多様化（マルチメディア化）や、各基地局、基地局制御装置および交換局を接続する伝送路の効率的な利用（統計多重）の観点からATM（Asynchronous Transfer Mode）通信技術等が適用されるようになってきている。

【0056】移動局21は、移動体通信システムによって他の移動局や他の網に接続された端末装置等と通信を行う。通信の種類は音声やデータ通信などさまざまなものがあり得る。

【0057】移動局21からの送信データは、無線通信によって基地局22に通信データとして送信される。基地局22では、移動局21やその他の移動局から受信し

た通信データをATMセルに組み立てたり様々な処理を施した後に基地局制御装置23に送信する。

【0058】このように、無線区間での通信データが音声、画像、その他の形態のデータであろうとも、網内においては基地局においてATMセル化された情報が伝送されるのでマルチメディア化された通信形態に容易に対応することができる。

【0059】基地局制御装置23では、基地局22から受け取ったATMセルをユーザごとにルーティングし、交換局24や自分の管理下の他の基地局へと送信する。交換局24では、基地局制御装置23と同様に、基地局制御装置23から受け取ったATMセルをユーザごとにルーティングし、他の交換局や閉門局25へと送信する。

【0060】このようなATMセルの伝送は、ATMセルの発生に応じて伝送路内を流せばよく、従来のようにあらかじめ決められたチャネル毎の伝送路を設ける必要がないので、統計多重の効果が得られて伝送路を効率的に利用することができる。なお、閉門局25は他の網への中継を行うために設けられたものである。

【0061】図2はマルチパスについて説明する図である。

【0062】移動局21と基地局22との間には建築物等の様々な障害物が存在する。たとえば、図2に示す場合には、移動局21と基地局22との間には障害物26が存在し、この障害物26によって直線的には基地局22から移動局22に向かう電波が遮断される状況にある。

【0063】このような場合であっても、基地局22からの電波は、障害物27に反射して移動局21に到達するとともに、障害物28に反射して移動局21に到達することができる。すなわち、図2に示す例では、基地局22から移動局21に到達する電波の経路として、障害物27に反射して到達する経路と障害物28に反射して到達する経路の2つの経路すなわちマルチパスが存在する。

【0064】ところが、障害物27に反射して到達する経路と障害物28に反射して到達する経路とでは、電波が基地局22から放射され移動局21に到達するまでの進行距離が異なるため、障害物27に反射して到達する経路をたどってきた電波と障害物28に反射して到達する経路をたどってきた電波とでは、移動局21に到達する時間に差が生じる。

【0065】RAKE受信では、マルチパスのそれぞれを経て到達した電波のそれぞれの到達までの時間差を考慮し、この時間差を解消する遅延時間をもってそれぞれの電波を合成することによって、パスダイバーシチ効果を得る。

【0066】ところで、移動局21は随時移動しているので、基地局22から移動局21に到達する電波の経路も随時変化する。この移動局21の移動によって、基地

局 22 から移動局 21 に到達する電波の経路の数も増減し、各経路を介して移動局 21 が受信する電波の強度も変化する。また、RAKE 合成する際の合成対象の各信号の遅延時間も随時変化することになる。

【0067】図 3 は本発明による移動局の一実施の形態のブロック図である。

【0068】図 3 において、移動局 21 は、基地局 22 からの電波を受信するアンテナ 30 と、アンテナ 30 によって受信された受信信号の復調等を行う受信回路 31 と、受信回路 31 の出力を用いてマルチパスのそれぞれの信号の強度を求め遅延プロファイルとして出力する遅延プロファイル取得部 32 と、遅延プロファイル取得部 32 からの遅延プロファイルのデータの中から信号の強度が上位から所定数番目までのパスのデータを抽出するサーチ部 33 と、後述する閾値をユーザが入力するためのユーザ入力装置 35 と、サーチ部 33 において抽出したデータおよびユーザ入力装置 35 から入力された閾値を記憶する ROM 34 と、ROM 34 に記憶されたサーチ部 33 において抽出したデータおよびユーザ入力装置 35 から入力された閾値に基づいて、電源をオンするフィンガを決定する処理を実行する CPU 36 と、所定の遅延時間をもって受信回路 31 の出力を逆拡散し復調するフィンガ 38₁、38₂ および 38_N から成るフィンガ部 38 と CPU 36 からの報告に基づいてフィンガ部 38 の電源を制御するフィンガ部電源制御回路 37 と、フィンガ部 38 の各フィンガからの信号を RAKE 合成する RAKE 受信部 39 とを有する。

【0069】なお、図 3 において、移動局 21 の送信側については本発明の主眼ではないので構成の図示を省略してある。

【0070】図 4 は、本実施の形態において、基地局 22 から移動局 21 に送信される信号の構成の一例を示す図である。

【0071】この例において、基地局 22 から移動局 21 に送信される信号は 72 個のフレームから構成され、1 フレームの伝送時間は 10 ms である。

【0072】各フレームはそれぞれ 16 個のスロットから構成され、各スロットはそれぞれ 256 個のチップから構成される。また、図 4 においては、1 スロットがパイロット信号と TPC（送信電力制御）信号とデータ信号とから構成されることを示している。

【0073】上記のように、1 フレームの伝送時間が 10 ms であるので、1 チップの伝送時間は $(0.625/256)$ ms となる。

【0074】図 5 は、図 3 に示した遅延プロファイル取得部 32 の構成の一例を示す図である。

【0075】遅延プロファイル取得部 32 は、受信回路 31 からの受信信号を逆拡散する複数の相関器 40₁、40₂、40₃～40₂₅₆ と、この複数の相関器 40₁、40₂、40₃～40₂₅₆ における逆拡散のタイ

ミングを制御するタイミング制御回路 41 とを有して構成される。

【0076】相関器としては、相関器 40₁、40₂、40₃～40₂₅₆ の 256 個の相関器が設けられ、この数は上述の 1 スロット内のチップの数すなわち 256 個に相当する。

【0077】相関器 40₁、40₂、40₃～40₂₅₆ のそれぞれは、タイミング制御回路 41 に制御され、それぞれが上述の 1 チップの伝送時間すなわち $(0.625/256)$ ms の時間だけずらして受信回路 31 からの受信信号を逆拡散する。

【0078】つまり、相関器 40₁ において時間 t_0 で逆拡散を開始したとすると、相関器 40₂ では時間 t_0 から $(0.625/256)$ ms だけ遅延した時間 t_1 で逆拡散を開始し、相関器 40₃ では時間 t_1 から $(0.625/256)$ ms だけ遅延した時間 t_2 で逆拡散を開始し、以降の相関器でも同様に順々に遅延時間をもって逆拡散をしていく。

【0079】相関器 40₁、40₂、40₃～40₂₅₆ において用いられる拡散符号は、基地局 22 が信号を送信する際の拡散処理において用いた拡散符号と同じものであり、ロングコードであるかショートコードであるかは問わない。

【0080】また、図 5 に示した例では、1 スロット内のチップの数と同じ数の相関器を設けるようにしたが、本発明はこれに限らず、たとえば、1 スロット内のチップの数の半分の数すなわち 128 個の相関器を設け、1 番目の相関器で 1 番目の時間と 129 番目の時間の逆拡散を行い、2 番目の相関器で 2 番目の時間と 130 番目の時間の逆拡散を行い、順々に各相関器で 2 度ずつ逆拡散を行うようにしてもよい。

【0081】遅延プロファイル取得部 32 では、上述のように逆拡散を行うことによって、逆拡散を行った時間と、その逆拡散によって得られた信号の強度との対応である遅延プロファイルを作成し、図 3 に示したサーチ部 33 に出力する。

【0082】図 6 は、図 5 に示した遅延プロファイル取得部 32 に入力される受信信号を示すグラフである。

【0083】また、図 7 は、図 5 に示した遅延プロファイル取得部 32 において、図 6 に示した入力された受信信号に逆変換処理を施した後の受信信号を示すグラフである。

【0084】図 6 および 7 において、縦軸は信号の強度であり、横軸は時間である。

【0085】図 6 に示すように、基地局 22 において拡散符号によって拡散されて送信され、受信回路 31 で受信された受信信号は、広帯域に拡散されて雑音レベルの信号となる。

【0086】この図 6 に示した信号に対し、図 5 に示した遅延プロファイル取得部 32 によって逆拡散処理を施

すことによって、図7に示す信号を得ることができる。

【0087】図7を参照すると、 t_1 、 t_3 、 t_5 および t_6 の時間において相関があり、信号が復元されていることがわかる。すなわち、この図7に示した例では、時間 t_1 、 t_3 、 t_5 および t_6 の4つのマルチパスが発生していることになる。

【0088】図5に示した遅延プロファイル取得部32では、上記の逆拡散処理によって得られた、時間 $t_0 \sim t_{256}$ と、この時間 $t_0 \sim t_{256}$ のそれぞれにおける信号強度すなわち信号のレベルとを遅延プロファイルとして、図3に示したサーチ部33に対して出力する。

【0089】図8は図3に示したサーチ部33の動作を説明する図である。

【0090】サーチ部33では、遅延プロファイル取得部32からの遅延プロファイル（図8ではサーチ部33内に表形式で示す）の中からレベルの高い順に上位N個のデータをROM34に対して出力する。すなわち、図7に示した例の場合には、レベルの高い順に、時間 t_3 、 t_6 、 t_1 、 t_5 の順でROM34に対して出力される。

【0091】上記のサーチ部33からROM34に出力されるデータの数のN個は、図3に示したフィンガ部38内のフィンガの数と同じであることが望ましい。

【0092】図3に示したROM34には、上記の遅延プロファイルのデータのうちレベルが上位のデータをサーチ部33において抽出した結果が記憶されるとともに、図3に示したユーザ入力装置35から入力されたユーザ設定値が記憶される。

【0093】ユーザ入力装置35としては、たとえば、移動局にユーザ設定値入力用のボタンを設けてもよいし、従来からある電話番号を入力するための10キーを利用してもよいし、移動局にパソコン等の外部入力装置を接続してユーザ設定値を入力するようにしてもよい。このユーザ入力装置35から入力されたユーザ設定値は、後述するCPU36における処理で用いられる。

【0094】図9は図3に示したCPU36内の機能ブロックを示すブロック図である。

【0095】図9に示すように、CPU36は、ユーザ入力装置35から入力されたユーザ設定値と、遅延プロファイルのうちサーチ部33によって抽出されたデータである時間およびレベルとを、ROM34から読み出す。また、このROM34から読み出した時間およびレベルを用いて、差分演算手段42が、レベル相互の差分を演算して出力し、比較手段43では、ROM34から読み出したユーザ設定値と、差分演算手段の出力であるレベル相互の差分とを比較し、比較結果に基づいて選択されたデータを結果として出力する。

【0096】このCPU36における処理については、後に、図11に示すフローチャートを参照してさらに詳しく説明する。

【0097】図10は、図3に示したフィンガ部電源制御回路37の内部構成を示すブロック図である。

【0098】フィンガ部電源制御回路37はスイッチ制御部44を有し、このスイッチ制御部44がCPU36からの結果を受け、この受け取った結果に基づいて、フィンガ部38内の各フィンガ38₁、38₂、38₃～38_Nに供給する電源のオン、オフを切り替えるスイッチを制御する。すなわち、フィンガ部電源制御回路37は、フィンガ38₁、38₂、38₃～38_Nのうち、CPU36から報告のあった遅延時間に対応するフィンガのみに電源を供給するように制御する。

【0099】図11は、図3に示した移動局21の電源を投入してからの処理を示すフローチャートである。

【0100】すなわち、移動局21は、電源がオンされると（F-1）、とまり木チャネル捕捉を行い、以下これを繰り返す。本実施の形態における、動作させるフィンガを決定する処理は、このとまり木チャネル捕捉処理で行われる。

【0101】以下、CPU36の処理を、図11に示すフローチャートを参照して説明する。

【0102】まず、所定時間の経過をみるためのタイマーをリセットした後動作させ（F-2）、サーチ部33によって遅延プロファイルの中からレベルの大きい所定数のデータを抽出し（F-3）、ROM34に格納する。

【0103】次に、ループカウンタ*i*に初期値1をセット（F-4）した後、ROM34から読み出した、遅延プロファイルのうちサーチ部33によって抽出されたデータのうちレベルが最大のデータを選択し、この信号の t_d すなわち遅延時間がフィンガ部電源制御回路37に報告される。この報告を受けたフィンガ部電源制御回路37では、図10に示したスイッチ制御部44を制御して、レベルが最大のデータに対応するフィンガに電源を供給しこのフィンガを動作させる（F-5）。図7に示した例の場合、 t_3 の信号レベルがもっとも大きいので、このステップ（F-5）では t_3 が報告されることになる。

【0104】次に、ステップ（F-6）では、図9に示した差分演算手段42によって、差分演算が行われる。すなわち、ステップ（F-6）では、遅延プロファイルのうちでサーチ部33によって抽出されたデータのうちレベルが*i*番目に大きなデータとレベルが（*i*+1）番目に大きなデータとのレベル差を演算し、この演算結果を d_i とする。

【0105】次に、ステップ（F-7）では、図9に示した比較手段43によって、差分の比較処理が行われる。以下に、この差分の比較処理について説明する。

【0106】ROM34から読み出したユーザ設定値は、ステップ（F-6）で求めた差分 d_i と比較する比較対象の閾値 d_{TH} として用いられる。ユーザがこの閾

値を具体的な数値として入力するのは困難であることが予想されるので、図3に示したユーザ入力装置35では具体的な数値を入力するのではなく、たとえば、装置の設計時に設定した数値を段階的に選択したりすることができるようにしておくのがよい。

【0107】ステップ(F-7)では、ループカウンタ i の値を添え字に有する差分である d_i が、上記閾値 d_{TH} よりも小さいか否かを判断する。

【0108】ステップ(F-7)の判断の結果、差分 d_i が閾値 d_{TH} よりも小さくない場合には、所定時間の経過を待ち(F-11)、所定時間経過したならばステップ(F-2)に戻り、フィンガの動作制御を繰り返す。このステップ(F-11)における所定時間としては、たとえば受信データの1スロットに相当する時間が用いられる。

【0109】もし、ループカウンタ i が1のときに、ステップ(F-7)の判断の結果、差分 d_i が閾値 d_{TH} よりも小さくないと判断された場合には、CPU36からフィンガ部電源制御回路37に対して、ROM34から読み出した、遅延プロファイルのうちサーチ部33によって抽出されたデータのうちレベルが最大のデータの信号の t_d すなわち遅延時間のみが結果としてフィンガ部電源制御回路37に報告されることになる。したがって、この場合、フィンガ部電源制御回路37では、CPU36から結果として報告された、ただ1つの信号の遅延時間に対応するフィンガのみに電源を供給することになる。

【0110】ステップ(F-7)の判断の結果、差分 d_i が閾値 d_{TH} よりも小さい場合には、サーチ部33によって抽出されたデータのうち、 $(i+1)$ 番目にレベルの大きいデータの信号の t_d すなわち遅延時間がフィンガ部電源制御回路37に報告される。この報告を受けたフィンガ部電源制御回路37では、図10に示したスイッチ制御部44を制御して、 $(i+1)$ 番目にレベルの大きいデータに対応するフィンガに電源を供給しこのフィンガを動作させる(F-8)。

【0111】次に、ループカウンタ i を1だけインクリメントした後(F-9)、ループカウンタ i が N と等しいか否かを判断し、サーチ部33によって抽出されたデータのすべてについて差分を求め、閾値 d_{TH} との比較処理が行われたかどうかをチェックする(F-10)。

【0112】ステップ(F-10)の判断の結果、ループカウンタ i が N と等しく、閾値 d_{TH} との比較処理が完了した場合には、所定時間の経過を待ち(F-11)、所定時間経過したならばステップ(F-2)に戻り、フィンガの動作制御を繰り返す。

【0113】また、ステップ(F-10)の判断の結果、ループカウンタ i が N と等しくなく、閾値 d_{TH} との比較処理が完了していない場合には、ステップ(F-6)に戻り、処理を続行する。

【0114】図12は、図3に示した遅延プロファイル取得部32が出力する遅延プロファイルの一例を示す図である。

【0115】図12に示す例の場合、時間 t_3 にレベルが最大の信号があり、時間 t_1 にレベルが2番目に大きな信号があり、時間 t_7 にレベルが3番目に大きな信号があり、時間 t_6 にレベルが4番目に大きな信号がある。また、1番大きな時間 t_3 の信号のレベルと2番目に大きな時間 t_1 の信号のレベルとの差分を d_1 とし、2番目に大きな時間 t_1 の信号のレベルと3番目に大きな時間 t_7 の信号のレベルとの差分を d_2 とする。

【0116】ここで、ユーザ入力装置35から入力されたユーザ設定値に基づく閾値が d_{TH} であり、 $d_1 < d_{TH}$ 且つ $d_2 > d_{TH}$ であるとする、図3に示したCPU36における比較処理の結果、CPU36からフィンガ部電源制御回路37に対して、時間 t_3 の信号の遅延時間および時間 t_1 の信号の遅延時間が結果として報告される。

【0117】この報告を受けたフィンガ部電源制御回路37では、時間 t_3 の信号の遅延時間に対応するフィンガおよび時間 t_1 の信号の遅延時間に対応するフィンガに対してのみ電源の供給を行い、他のフィンガにおいては電力が消費されない。

【0118】図13は、移動局21の電源を投入してから処理を示すフローチャートであって、図9および図11に示した処理とは別の処理のフローチャートである。

【0119】図9および図11に示した処理では、各信号のレベルの差分を取得し、この差分を閾値と比較したが、この図13に示す処理では、各信号のレベルを直接に閾値と比較する。

【0120】すなわち、移動局21は、電源がオンされると(S-1)、とまり木チャネル捕捉を行い、以下これを繰り返す。本実施の形態における、動作させるフィンガを決定する処理は、このとまり木チャネル捕捉処理で行われる。

【0121】以下、CPU36の処理を、図13に示すフローチャートを参照して説明する。

【0122】まず、所定時間の経過をみるためのタイマーをリセットした後動作させ(S-2)、サーチ部33によって遅延プロファイルの中からレベルの大きい所定数のデータを抽出し(S-3)、ROM34に格納し、次に、ループカウンタ i に初期値1をセット(S-4)する。

【0123】この例では、ROM34から読み出したユーザ設定値は、各信号のレベルと比較する比較対象の閾値 L_{TH} として用いられる。また、図11に示した例と同様に、ユーザがこの閾値を具体的な数値として入力するのは困難であることが予想されるので、図3に示したユーザ入力装置35では具体的な数値を入力するのでは

なく、たとえば、装置の設計時に設定した数値を段階的に選択したりすることができるようにしておくのがよい。

【0124】次に、ステップ（S-5）では、 i 番目にレベルが大きな信号のレベルを L_i としたとき、ループカウンタ i の値を添え字に有するレベルである L_i が、上記閾値 L_{TH} よりも小さいか否かを判断する。

【0125】ステップ（S-5）の判断の結果、レベル L_i が閾値 L_{TH} よりも小さい場合には、ループカウンタ i が1であるかどうかを判断する（S-9）。ステップ（S-9）の判断において、ループカウンタ i が1であるならばすべてのフィンガに電源を供給（S-10）した後にステップ（S-11）へと進み、ループカウンタ i が1でなければそのままステップ（S-11）へと進む。

【0126】ステップ（S-11）では所定時間の経過を待ち、所定時間経過したならばステップ（S-2）に戻り、フィンガの動作制御を繰り返す。

【0127】また、ステップ（S-5）の判断の結果、レベル L_i が閾値 L_{TH} よりも小さくない場合には、今回の信号の t_d がフィンガ部電源制御回路37に報告される。すなわち、ROM34から読み出した、遅延プロファイルのうちでサーチ部33によって抽出されたデータのうち、レベルが i 番目に大きなデータの信号の t_d すなわち遅延時間がフィンガ部電源制御回路37に報告される。この報告を受けたフィンガ部電源制御回路37では、図10に示したスイッチ制御部44を制御して、今回のデータに対応するフィンガに電源を供給しこのフィンガを動作させる（S-6）。

【0128】次に、ループカウンタ i を1だけインクリメントした後（S-7）、ループカウンタ i が N と等しいか否かを判断し、すべての信号のレベルについて閾値 L_{TH} との比較処理が行われたかどうかをチェックする（S-8）。

【0129】ステップ（S-8）の判断の結果、ループカウンタ i が N と等しく、すべての信号のレベルについて閾値 L_{TH} との比較処理が行われた場合には、所定時間の経過を待ち（S-11）、所定時間経過したならばステップ（S-2）に戻り、フィンガの動作制御を繰り返す。

【0130】また、ステップ（S-8）の判断の結果、ループカウンタ i が N と等しくなく、すべての信号のレベルについて閾値 L_{TH} との比較処理が行われていない場合には、ステップ（S-5）に戻り、処理を続行する。

【0131】なお、以上説明した実施の形態において、遅延プロファイルのデータのうち、最もレベルが大きな信号のレベルが所定の閾値 L_{MAX} よりも小さいときには、すべてのフィンガの電源をオンするようにしてもよい。これは、弱電界においては省小電力化よりも受信特

性を向上させることを優先するためであり、このようにすることによって、弱電界においても受信可能な状態を作り出すことができる。この例の処理について図14を参照して説明する。

【0132】図14は、移動局21の電源を投入してからの処理を示すフローチャートであって、図11または図13に示した処理とは別の処理のフローチャートである。

【0133】すなわち、移動局21は、電源がオンされると（M-1）、とまり木チャネル捕捉を行い、以下これを繰り返す。本実施の形態における、動作させるフィンガを決定する処理は、このとまり木チャネル捕捉処理で行われる。

【0134】以下、CPU36の処理を、図14に示すフローチャートを参照して説明する。

【0135】まず、所定時間の経過をみるためのタイマーをリセットした後動作させ（M-2）、サーチ部33によって遅延プロファイルの中からレベルの大きい所定数のデータを抽出し（M-3）、ROM34に格納する。

【0136】次に、ステップ（M-4）では、最もレベルが大きな信号のレベルを L_1 が、上記閾値 L_{MAX} よりも小さいか否かを判断する。

【0137】ステップ（M-4）の判断の結果、レベル L_1 が閾値 L_{MAX} よりも小さい場合には、すべてのフィンガに電源を供給し（M-5）、その後、所定時間の経過を待ち（M-13）、所定時間経過したならばステップ（M-2）に戻り、フィンガの動作制御を繰り返す。

【0138】また、ステップ（M-4）の判断の結果、レベル L_1 が閾値 L_{MAX} よりも小さくない場合には、図11または図13に示した処理と同様の処理を行う。図14に示した例では図11と同様の処理を行うこととしている。すなわち、図14のステップ（M-6）～（M-13）は、図11のステップ（F-4）～（F-11）に対応する。このため、ここでは図14のステップ（M-6）～（M-13）の説明は省略する。

【0139】次に、本発明による移動局の図3とは別の実施の形態について説明する。

【0140】図15は、本発明による移動局の図3とは別の実施の形態のブロック図である。

【0141】図15において、移動局は、基地局22からの電波を受信するアンテナ30と、アンテナ30によって受信された受信信号の復調等を行う受信回路31と、受信回路31の出力を用いてマルチパスのそれぞれの信号の強度を求め遅延プロファイルとして出力する遅延プロファイル取得部32と、遅延プロファイル取得部32からの遅延プロファイルのデータの中から信号の強度が上位から所定数番目までのパスのデータを抽出するサーチ部33と、後述する閾値をユーザが入力するため

のユーザ入力装置35と、サーチ部33において抽出したデータおよびユーザ入力装置35から入力された閾値を記憶するROM34と、ROM34に記憶されたサーチ部33において抽出したデータおよびユーザ入力装置35から入力された閾値に基づいて、電源をオンするフィンガを決定する処理を実行するCPU36と、所定の遅延時間をもって受信回路31の出力を逆拡散し復調するフィンガ38₁、38₂および38_Nから成るフィンガ部38とCPU36からの報告に基づいてフィンガ部38の電源を制御するフィンガ部電源制御回路37と、フィンガ部38の各フィンガからの信号をRAKE合成するRAKE受信部39と、CPU36から報告される結果を受けてフィンガの使用状況を表示する表示部45とを有する。

【0142】なお、図15において、移動局の送信側については本発明の主眼ではないので、図3と同様に、構成の図示を省略してある。

【0143】この図15に示す実施の形態では、図3と同じ構成部分については、同じ参照番号を付して詳しい説明を省略する。

【0144】この実施の形態の特徴は、図15に示す表示部45を有する点にある。以下、この表示部45について図面を参照して説明する。

【0145】図16は図15に示した表示部45の一例の概略的な外観を示す図である。

【0146】図16において、表示部45には、LCD等によって構成される表示窓46と、前述の閾値をユーザが設定するためのアップボタン47およびダウンボタン48と、表示窓46に表示する内容を切り替える表示切替ボタン49とが設けられている。

【0147】表示切替ボタン49は、押下を繰り返すことによって、表示窓46に表示する内容を、たとえば、図示しないメモリに記憶したアドレス帳を表示するか、フィンガの使用状況を表示するか等で、ユーザが切り替えることができる。

【0148】アップボタン47およびダウンボタン48は、図11で説明した閾値 d_{TH} や図13で説明した閾値 L_{TH} をユーザが設定するためのボタンであり、アップボタン47を押下することによって閾値を現在よりも大きな値に設定することができ、ダウンボタン48を押下することによって閾値を現在よりも小さな値に設定することができる。

【0149】図16では、表示切替ボタン49によって表示窓46にフィンガの使用状況を表示するようにしている場合について示している。このとき、表示窓46には、棒グラフによって、使用中の（電源を供給している）フィンガにおける受信レベルの大きさを示すように表示する。

【0150】図16に示した例では、フィンガの数が7の場合すなわち上述の説明におけるNが7の場合であ

り、図16において左から3番目、4番目および6番目の棒グラフに対応するフィンガにのみ電源が供給されて受信が行われていることを示す。

【0151】このような状態で、たとえば、ユーザがダウンボタン48を押下すると、閾値が小さくなり、図13に示した例の場合には、移動局が受信するマルチパスの数が増え、表示窓46に表示される棒グラフの数も増える。

【0152】この実施の形態のように、表示部45を設けることによって、ユーザが受信状態を認識することができ、ユーザが興味を持つ有益な情報を提供する機能を実現することができる。

【0153】なお、この実施の形態では、表示部45にフィンガの使用状況を表示するようにしたが、たとえば、この表示部45にマルチパスの発生状況を表示するようにしてもよい。

【0154】なお、上述の各実施の形態は、本発明を移動体通信システムにおける移動局に適用した場合について説明したが、本発明はこれに限られるものではなく、他の受信装置一般に適用可能なものである。

【0155】

【発明の効果】以上説明したように、本発明によれば、マルチパスの各信号を最高レベルの信号からレベルの大きな順に並べた場合にすぐ隣の信号とのレベル差を求め、このレベル差を閾値と比較するようにしたため、

「発明が解決しようとする課題」の項で説明した「ある程度レベルの似た信号群」を見つけ出すことができ、ダイバーシチ効果大の信号を用いたRAKE受信が可能となり、弱電界の場合であっても可能な限りの受信品質を保証することができる。

【0156】また、本発明によれば、ダイバーシチ効果小の信号については用いずにRAKE受信を行うため、不要なフィンガの動作を停止することにより消費電力を低減することができる。

【0157】したがって、本発明によれば、RAKE受信の効果と消費電流の最適化を図ることができる。

【0158】また、本発明によれば、マルチパスの各信号のうち最高レベルの信号のレベルが閾値 L_{MAX} 以下またはそれよりも小さいときはすべてのフィンガを動作させることとしたため、超弱電界のときでも比較的よい受信品質を得ることができる。

【図面の簡単な説明】

【図1】本発明によるCDMA送信装置が適用されるCDMA移動体通信システムの概要を示すブロック図である。

【図2】マルチパスについて説明する図である。

【図3】本発明による移動局の一実施の形態のブロック図である。

【図4】図3に示した実施の形態において、基地局から移動局に送信される信号の構成の一例を示す図である。

【図5】図3に示した遅延プロファイル取得部の構成の一例を示す図である。

【図6】図5に示した遅延プロファイル取得部に入力される受信信号のグラフを示す図である。

【図7】図5に示した遅延プロファイル取得部において、図6に示した入力された受信信号に逆変換処理を施した後の受信信号のグラフを示す図である。

【図8】図3に示したサーチ部の動作を説明する図である。

【図9】図3に示したCPU内の機能ブロックを示すブロック図である。

【図10】図3に示したフィンガ部電源制御回路の内部構成を示すブロック図である。

【図11】図3に示した移動局の電源を投入してからの処理のフローチャートを示す図である。

【図12】図3に示した遅延プロファイル取得部が出力する遅延プロファイルの一例を示す図である。

【図13】図3に示した移動局の電源を投入してからの処理を示すフローチャートであって、図9および図11に示した処理とは別の処理のフローチャートを示す図である。

【図14】図3に示した移動局の電源を投入してからの処理を示すフローチャートであって、図11または図13に示した処理とは別の処理のフローチャートを示す図である。

【図15】本発明による移動局の図3とは別の実施の形態のブロック図である。

【図16】図15に示した表示部の一例の概略的な外観を示す図である。

【図17】特開平9-181704号公報に開示された受信装置のブロック図である。

【図18】特開平7-231278号公報に開示された

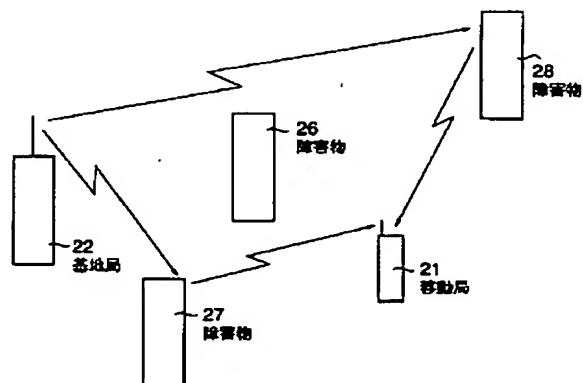
受信機のブロック図である。

【図19】マルチパスの各信号を、左からレベルの大きい順に並べて示した図である。

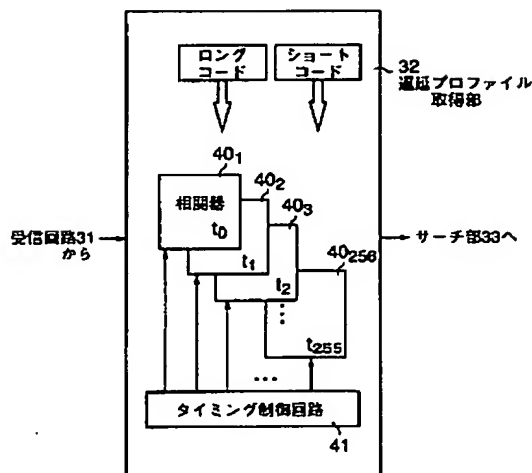
【符号の説明】

- 21 移動局
- 22 基地局
- 23 基地局制御装置
- 24 交換局
- 25 閉門局
- 26、27、28 障害物
- 30 アンテナ
- 31 受信回路
- 32 遅延プロファイル取得部
- 33 サーチ部
- 34 ROM
- 35 ユーザ入力装置
- 36 CPU
- 37 フィンガ部電源制御回路
- 38 フィンガ部
- 38₁～38_N フィンガ
- 39 RAKE受信部
- 40₁～40₂₅₆ 相関器
- 41 タイミング制御回路
- 42 差分演算手段
- 43 比較手段
- 44 スイッチ制御部
- 45 表示部
- 46 表示窓
- 47 アップボタン
- 48 ダウンボタン
- 49 表示切替ボタン

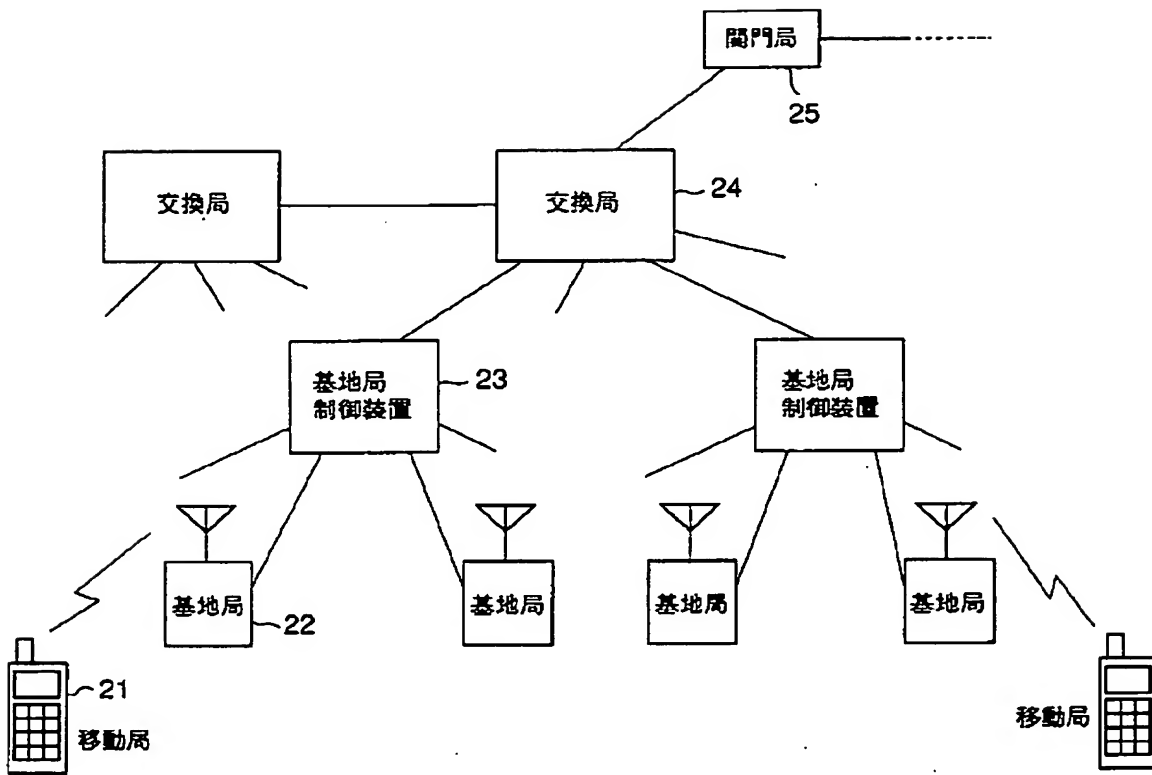
【図2】



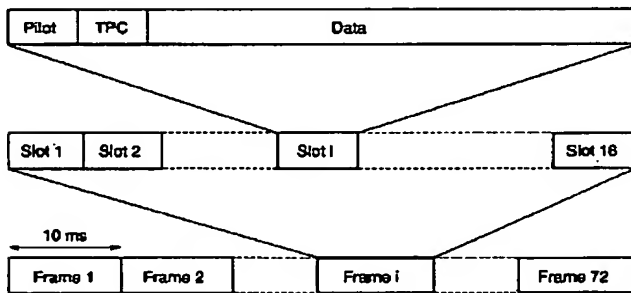
【図5】



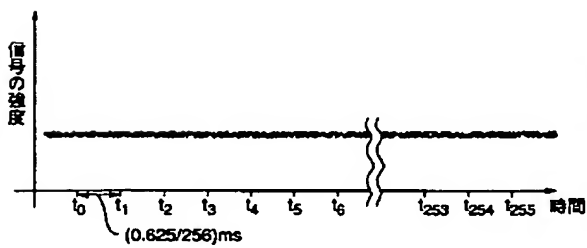
【図 1】



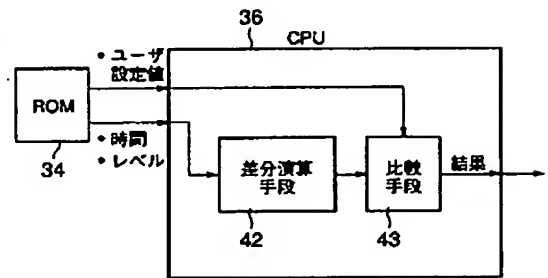
【図 4】



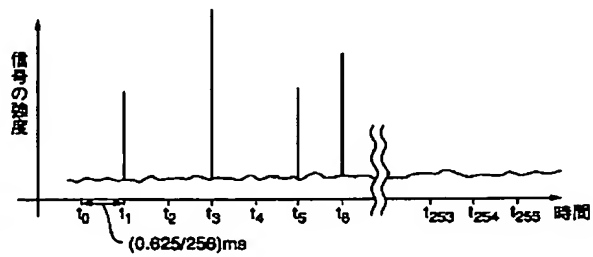
【図 6】

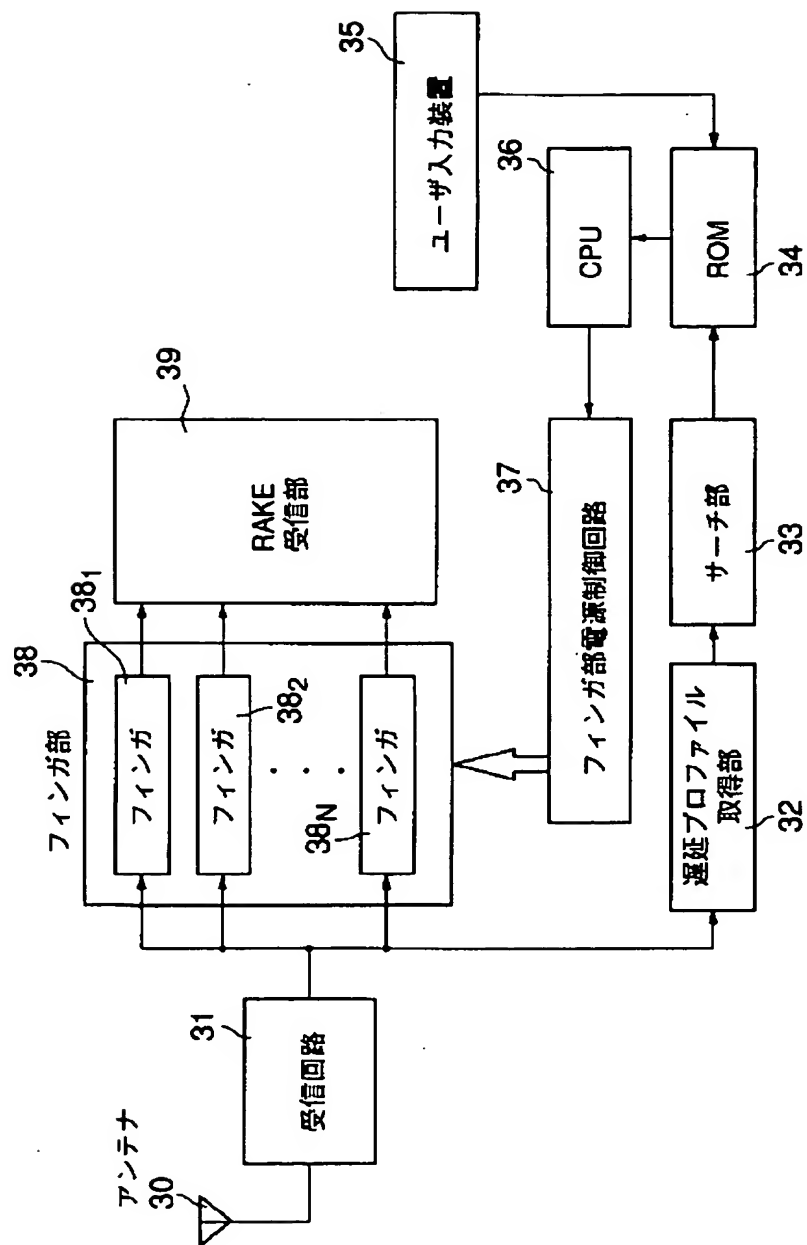


【図 9】



【図 7】





【図 3】

33 サーチ部

時間	レベル
t_0	x_0
t_1	x_1
⋮	⋮
t_{255}	x_{255}

34 ROM

Figure 1 is a block diagram illustrating the system architecture. The diagram is divided into three main sections. On the left, 'CPU36 から' (From CPU36) points to '結果' (Result), which then points to a 'スイッチ制御部' (Switch Control Unit) labeled '44'. This unit is connected to a '37フィンガ部電源制御回路' (37 Fingers Power Control Circuit). In the center, there is a vertical column of switches, each controlled by the '44' unit. These switches are connected to a '38フィンガ部' (38 Fingers Unit). On the right, the '38フィンガ部' contains multiple 'フィンガ' (Finger) units, labeled '38₁', '38₂', '38₃', and '38_N'. A '電源' (Power Source) is connected to the top of the switch column. The entire system is powered by a '電源' (Power Source) connected to the top of the switch column.

```
graph TD
    Start([開始]) --> F1{電源ON?}
    F1 -- No --> F1
    F1 -- Yes --> F2[タイマーリセット]
    F2 --> F3[所定数のデータ抽出]
    F3 --> F4[i ← 1]
    F4 --> F5[レベルが最大のデータに対応するフィンガに電源供給]
    F5 --> F6[順目にレベルの大きいデータと(i+1)順目にレベルの大きいデータとのレベル差Δiを求める]
    F6 --> F7{di < dth?}
    F7 -- No --> F11{所定時間経過?}
    F7 -- Yes --> F8[(i+1)順目にレベルの大きいデータに対応するフィンガに電源供給]
    F8 --> F9[i ← i + 1]
    F9 --> F10{i = N?}
    F10 -- No --> F11
    F10 -- Yes --> F11
    F11 -- Yes --> F1
    F11 -- No --> F11
```

開始

電源ON? (F-1)

Yes

タイマーリセット (F-2)

所定数のデータ抽出 (F-3)

$i \leftarrow 1$ (F-4)

レベルが最大のデータに対応するフィンガに電源供給 (F-5)

順目にレベルの大きいデータと(i+1)順目にレベルの大きいデータとのレベル差 Δ_i を求める (F-6)

$d_i < d_{th}$? (F-7)

No

Yes

(i+1)順目にレベルの大きいデータに対応するフィンガに電源供給 (F-8)

$i \leftarrow i + 1$ (F-9)

$i = N$? (F-10)

No

Yes

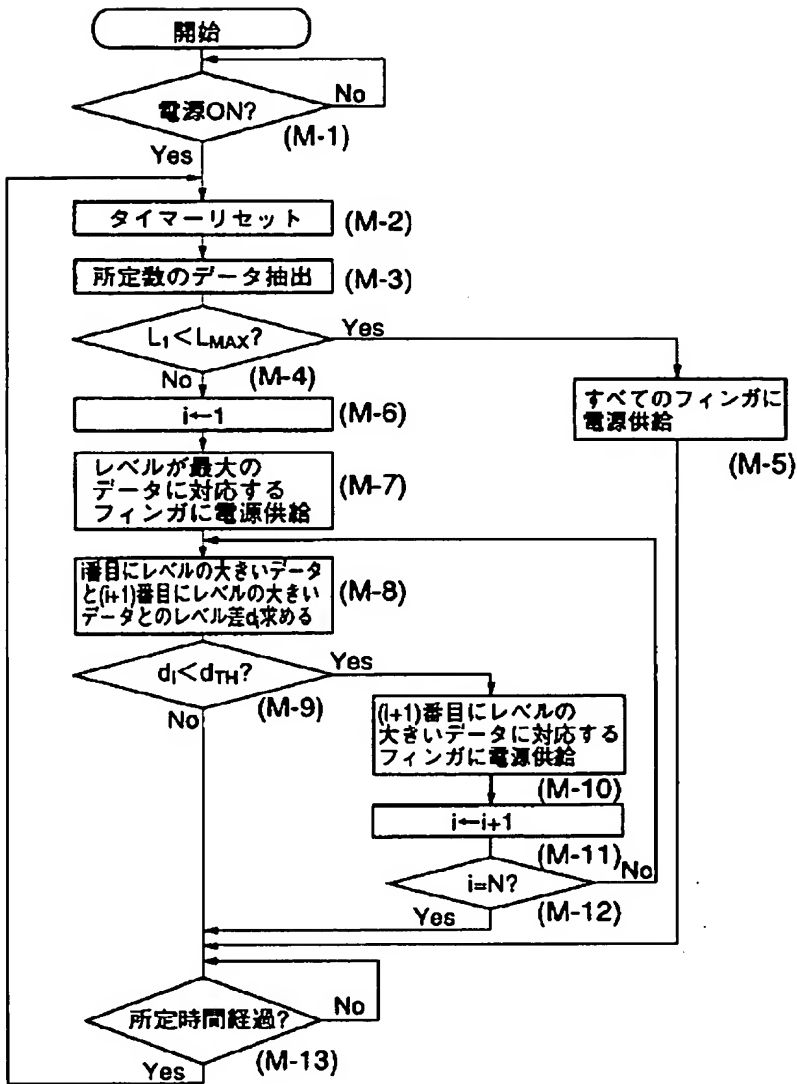
所定時間経過? (F-11)

Yes

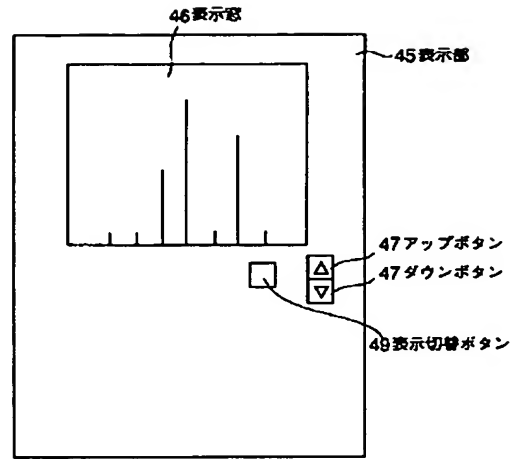
No

```
graph TD
    Start([開始]) --> S1{電源ON?}
    S1 -- No --> S1
    S1 -- Yes --> S2[タイマーリセット]
    S2 --> S3[所定数のデータ抽出]
    S3 --> S4[i ← 1]
    S4 --> S5{L_i < L_TH?}
    S5 -- No --> S6[今回のデータに対応するフィンガに電源供給]
    S5 -- Yes --> S9{i = 1?}
    S6 --> S7[i ← i + 1]
    S7 --> S8{i = N?}
    S8 -- No --> S6
    S8 -- Yes --> S10[すべてのフィンガに電源供給]
    S9 -- No --> S5
    S9 -- Yes --> S10
    S10 --> S11{所定時間経過?}
    S11 -- No --> S5
    S11 -- Yes --> S1
```

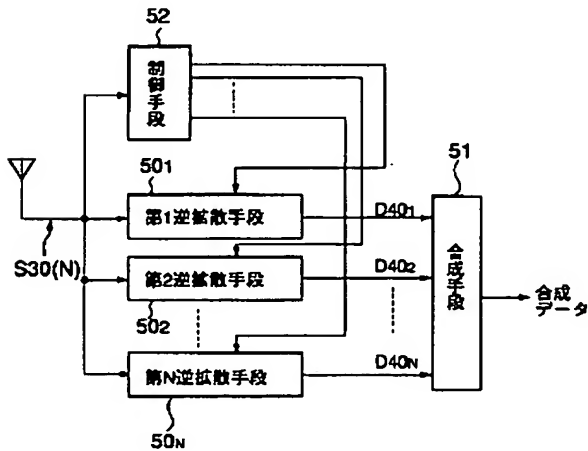

【図14】



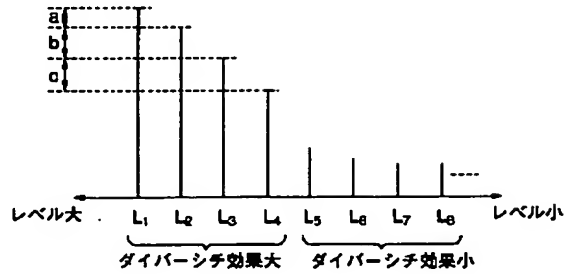
【図16】



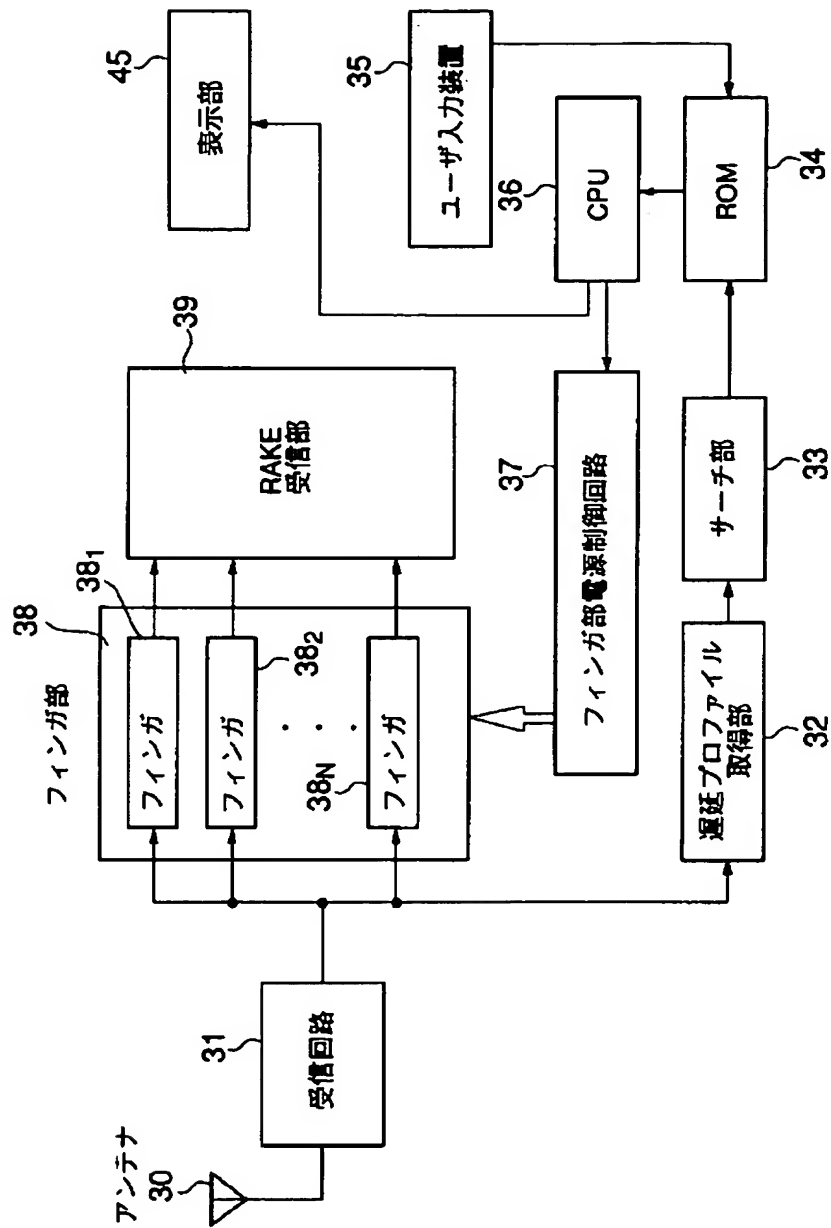
【図18】



【図19】



【図15】



【 17】

